

DISPOSITIVOS ELECTRONICOS II

	PRÁCTICAS CURSO 2010-2011	SEMANAS
P1	El transistor bipolar en conmutación (<i>Copia en el SPT y en la web *</i>)	16 de Noviembre
P2	Introducción al simulador Pspice. Simulación de un circuito amplificador en emisor común. (<i>Copia en el SPT y en la web *</i>)	23 de Noviembre
P3	Características del Transistor Bipolar. El Transistor como Amplificador (<i>Manual de prácticas de Electrónica General y Analógica – Dpto. Tecnología Electrónica</i>)	30 de Noviembre
P4	Amplificadores Operacionales. Aplicaciones Lineales I. (<i>Manual de prácticas de Electrónica General y Analógica – Dpto. Tecnología Electrónica</i>)	14 de Diciembre

- Las prácticas P1, P3 y P4 se realizarán en el laboratorio de Electrónica Analógica del Dpto. de Tecnología Electrónica en el edificio de ampliación de la ETSET (LD-01).
- La práctica P2 se realizará en el laboratorio de Simulación del Dpto. de Tecnología Electrónica en la Escuela de Industriales.

Calendario de prácticas							
	Lunes	Martes	Miércoles	Jueves	Viernes	Sábado	Domingo
Noviembre	15	16 (P1)	17	18	19	20	21
	22	23 (P2)	24	25	26	27	28
	29	30 (P3)	1	2	3	4	5
Diciembre	6	7	8	9	10	11	12
	13	14 (P4)	15	16	17	18	19
	20	21 (REC)	22	23	24	25	26
	27	28	29	30	31	<i>Vacaciones de Navidad</i>	

La asistencia y realización de las prácticas es obligatoria para poder aprobar la asignatura.

- Es necesario asistir a cada práctica con el enunciado correspondiente. Al final de cada práctica se entregará cubierta la hoja de resultados disponible en el SPT y en la página web de la asignatura: (*) <http://webs.uvigo.es/mdgomez/DEII.htm>
- A los alumnos que hayan realizado las prácticas en años anteriores y les consten como APTAS, se les convalidan y no tendrán que repetirlas.
- Semana del 21 de diciembre: SE PODRÁN RECUPERAR Y TERMINAR LAS PRACTICAS NO FINALIZADAS.

Vigo, 4 de octubre de 2010